

（深圳）

实验报告

开课学期： 2023春季

课程名称：计算机组成原理（实验）

实验名称： AXI-Lite总线接口设计

实验性质： 综合设计型

实验学时： 4 地点：

学生班级：

学生学号：

学生姓名：

作业成绩：

实验与创新实践教育中心制

2023年4月

|  |
| --- |
| 1、设计与实现 |
| 结合状态图、流程图、电路框图或时序图等工具，阐述你的AXI4-Lite控制器是如何设计与实现的。必要时可结合代码说明，但不能大段粘贴代码。 |
|  |

|  |
| --- |
| 2、调试报告 |
| 仿真截图及时序分析。要求包含AXI4-Lite控制器处理CPU写请求和读请求两种情况，且每种情况需列举2个测试用例进行分析。 |
|  |

|  |
| --- |
| 3、实验总结 |
| 总结实验过程中遇到的有价值的问题及解决方法、收获等。  对本课程的实验提出合理的意见和建议（不限于实验4）。 |
|  |